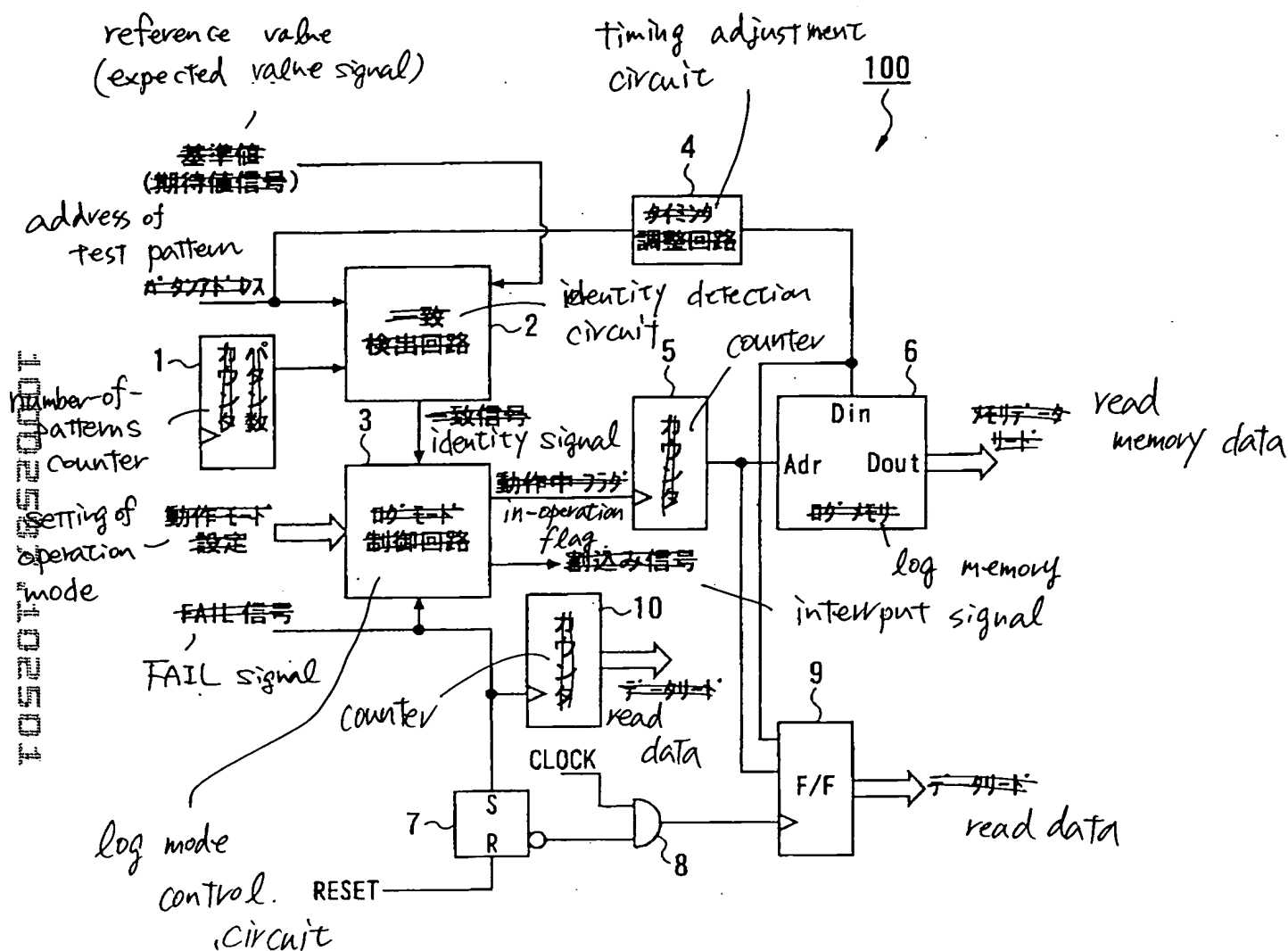


FIG. 1

1/5

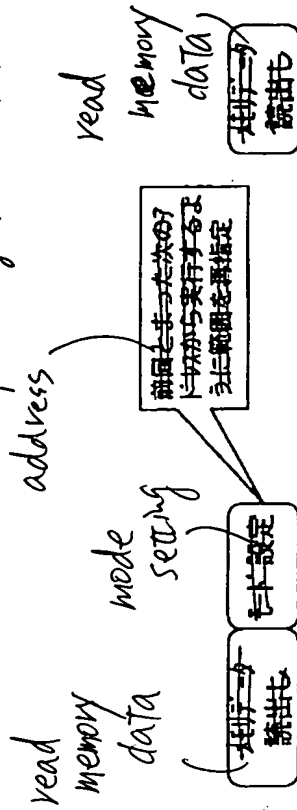


105201 2852001

reset range

to execute from address
next to previously terminated
address

FIG. 2



mode setting

モード設定

ソフトウェア処理 (a)

テストスタート

サイクル信号 (b)

識別信号 (c)

動作中フラグ (d)

割り込み信号 (e)

Proof - 2000/10/30

メモリ容量分のサイクル
cycle corresponding to memory capacity

メモリ容量分のサイクル

2/5

FIG. 4

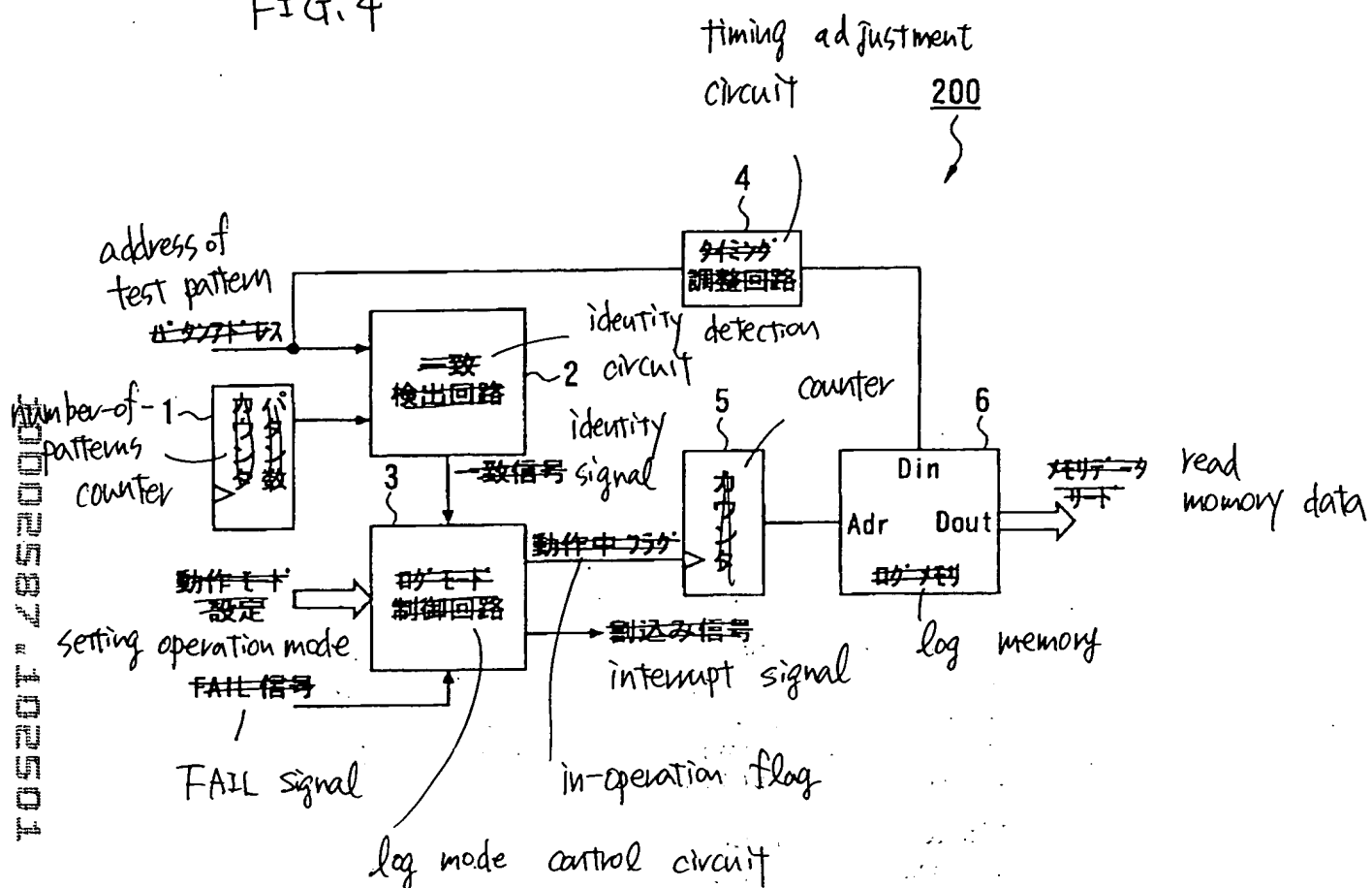


FIG. 5

